



CMS

A. Koch

Orga

Verh. Verilog

Einführung in Computer Microsystems

2. Übung

Andreas Koch

FG Eingebettete Systeme und ihre Anwendungen
Informatik, TU Darmstadt

Sommersemester 2007



CMS

A. Koch

Orga

Verh. Verilog

Übung

Holger Lange

Sprechstunde Mi. 14:00-15:00, E106

Tutor

Thomas Feller

Sprechstunde Di. 13:30-15:00 Uhr, C005



Die Prüfung findet in Form von zwei Teilklausuren statt

- Die **1. Teilklausur** findet am Donnerstag, den **31.05.2007** um **18:00-18:45** statt
- Die **2. Teilklausur** findet am Donnerstag, den **26.07.2007** um **17:00-18:30** statt
- Die Raumverteilung erfolgt zu einem späteren Zeitpunkt



Die Prüfung findet in Form von zwei Teilklausuren statt

- Die **1. Teilklausur** findet am Donnerstag, den **31.05.2007** um **18:00-18:45** statt
- Die **2. Teilklausur** findet am Donnerstag, den **26.07.2007** um **17:00-18:30** statt
- Die Raumverteilung erfolgt zu einem späteren Zeitpunkt



Die Prüfung findet in Form von zwei Teilklausuren statt

- Die **1. Teilklausur** findet am Donnerstag, den **31.05.2007** um **18:00-18:45** statt
- Die **2. Teilklausur** findet am Donnerstag, den **26.07.2007** um **17:00-18:30** statt
- Die Raumverteilung erfolgt zu einem späteren Zeitpunkt

Verhaltensbeschreibung in Verilog

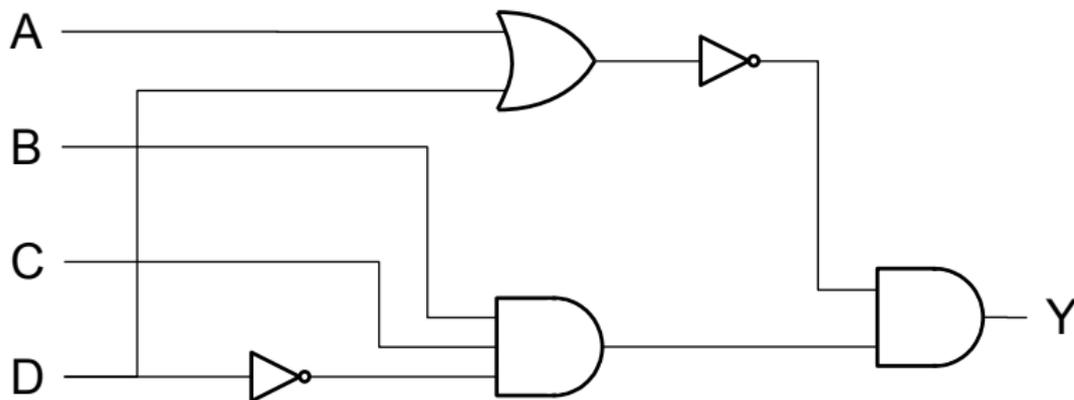


CMS

A. Koch

Orga

Verh. Verilog



Verhaltensbeschreibung in Verilog

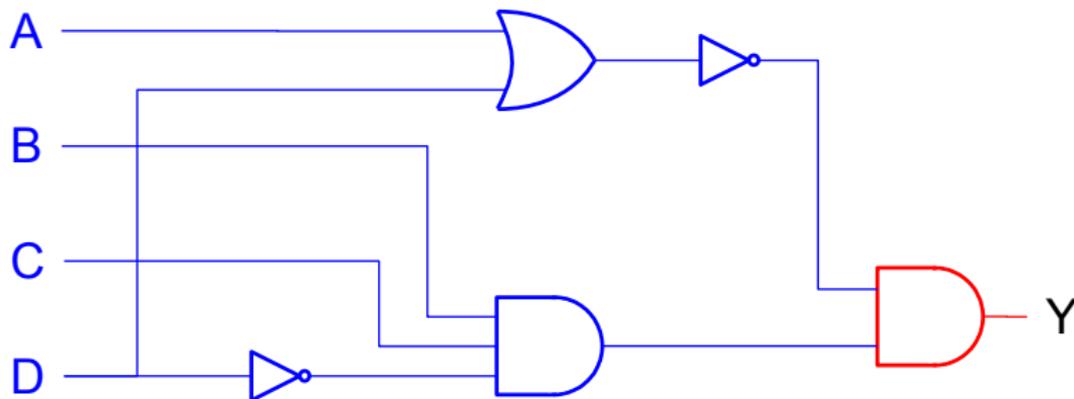


CMS

A. Koch

Orga

Verh. Verilog



$Y = \dots \& \dots$

Verhaltensbeschreibung in Verilog

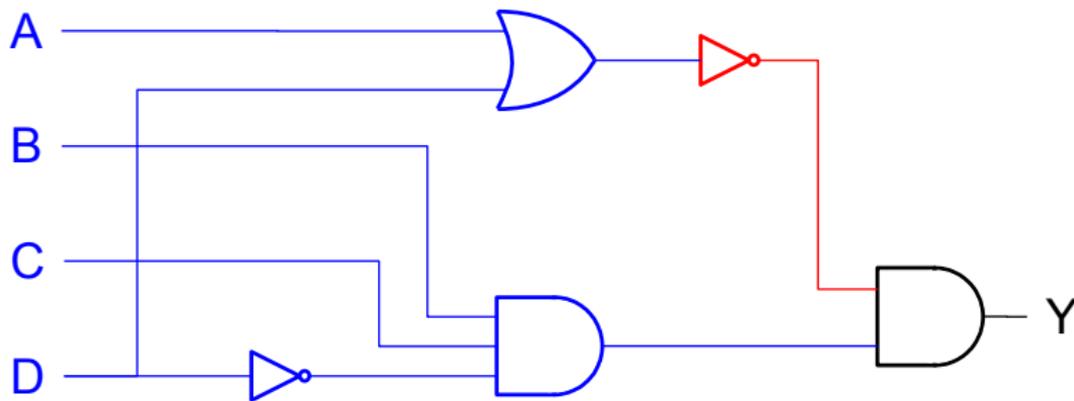


CMS

A. Koch

Orga

Verh. Verilog



$Y = \sim \dots \& \dots$

Verhaltensbeschreibung in Verilog

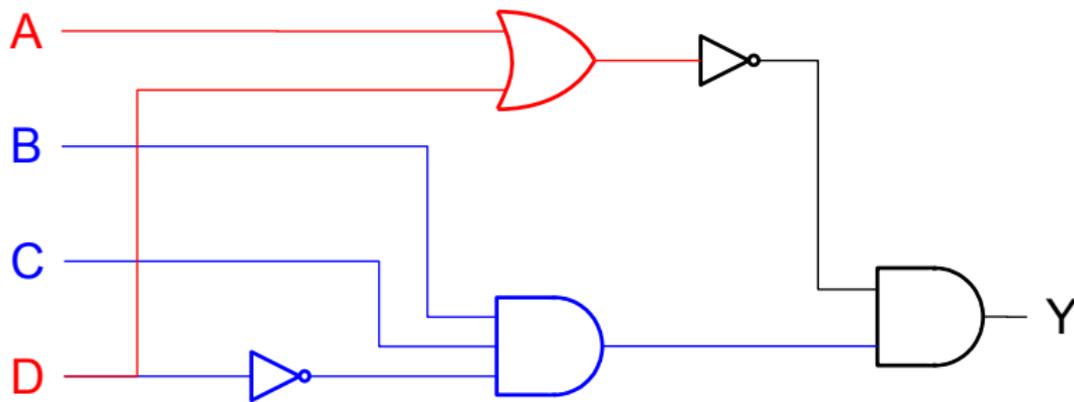


CMS

A. Koch

Orga

Verh. Verilog



$$Y = \sim (A \mid D) \ \& \ \dots$$

Verhaltensbeschreibung in Verilog

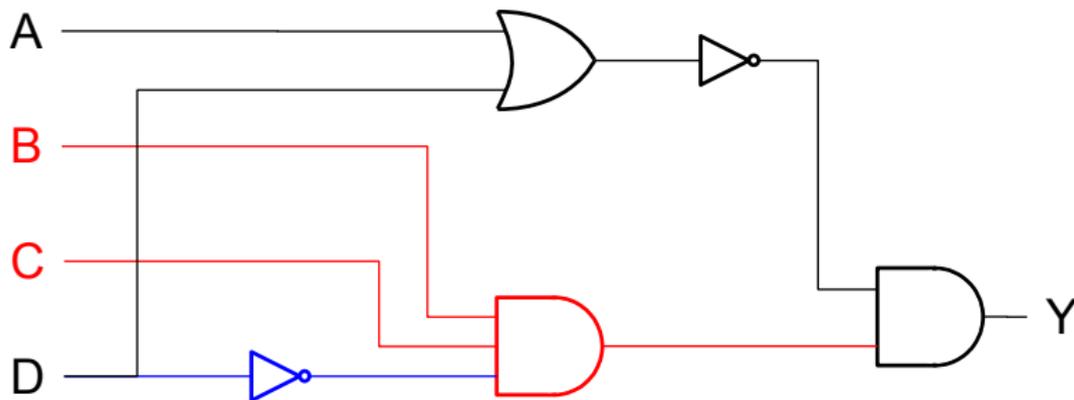


CMS

A. Koch

Orga

Verh. Verilog



$$Y = \sim (A \mid D) \ \& \ (B \ \& \ C \ \& \ \dots)$$

Verhaltensbeschreibung in Verilog

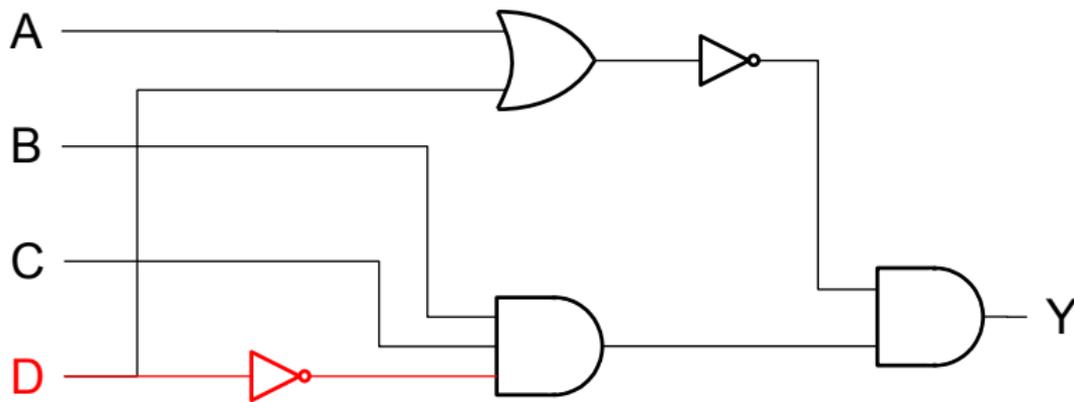


CMS

A. Koch

Orga

Verh. Verilog



$$Y = \sim(A \mid D) \ \& \ (B \ \& \ C \ \& \ \sim D)$$